**職　務　経　歴　書**

　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　　氏名　○○ ○○

**■職務要約**

○年○ヶ月間、○○業界向け○○製品の回路設計に従事してきました。評価からはじまりプロジェクトリーダーまで設計全般の経験と知識を有しております。また、リーダーとして社内外の関連部門との調整・折衝やプロジェクトのスケジュール管理、メンバーの指導も手がけております。

**■職務経歴**

□19xx年xx月～20xx年xx月　○○○○株式会社

　◆事業内容：レンズメーカー

　◆資本金：○○○百万円　売上高：○○○百万円（20xx年）　従業員数：○○○名　上場

|  |  |  |  |
| --- | --- | --- | --- |
| 期間 | 担当製品 | 業務内容 | メンバー/役割 |
| 19xx年xx月  　～  19xx年xx月 | 業務用ハンディターミナル | 【概要】  ○○の新規機種開発  【担当業務】  ・電気回路図などの図面作成  回路設計担当者のデータをもとにした図面作成  ・特性試験、安全評価  仕様に基づき、必要な試験項目の検討を行い、試験後に開発へのFB  ・製品のEMI,EMC評価 | メンバー数：5 名  PJ全体数：20名 |
| 20xx年xx月  　～  20xx年xx月 | 業務用バーコード  スキャナー | 【概要】  既存製品のスペック変更に伴う改良  【担当業務】  ・無線回路の検討  　　　無線回路の部品変更に伴う回路の再検討  ・ハードウェア動作評価  ・特許出願のためのリサーチ業務を兼務 | メンバー数：7 名  PJ全体数：34名 |
| 20xx年xx月  　～  20xx年xx月 | 民生用通信機器 | 【概要】  新規開発PRJ　企画から試作評価までの一連の業務  【担当業務】  ・仕様検討  　　　客先での仕様提案から、システム仕様検討までを行う  ・回路設計  　　　アナログ回路設計  　　　→A/D,D/Aコンバータ、増幅器、フィルタ回路  　　　デジタル回路  →IEEE1394 インターフェースボードの回路設計  ・ハードウェア動作評価  　　　外注へ依頼した試作品の評価、不具合対応  ・リーダー業務  スケジュール管理  プロジェクト全体工程管理（社内メンバー及び協力会社の  スケジュール調整等）  　・ソフト担当部門との仕様の切り分けなどの折衝業務 | メンバー数：10 名  （H/Wグループリーダー）  PJ全体数42名 |

**■活かせる経験・知識・技術**

・デジタル回路設計技術

Altera 社、Lattice 社のFPGA 論理設計（Synplicity 社Synplify を使用したVHDL での設計経験あり）

・ボード回路設計技術（Cadence 社Orcad）

・アナログ回路設計技術（無線回路、DCモーター駆動回路、電源回路）

・IEEE1394Bus 解析（CATC 社FireInspector）

**■資格**

・TOEIC 680点（20xx年xx月）

**■自己ＰＲ**

あまり、限定せずに簡潔に！

**長年培った回路設計経験、不具合解析の技術スキル**

主として業務用通信機器のハードウェア設計、評価を行ってまいりました。また、○年間従事したIEEE1394 関係の業務においては、特にPhy 周辺のボード設計や不具合解析に関して社内で高い評価を得てきました。

○○のプロジェクトにおいては、○○という課題に対して、○○という工夫・改善をした結果、○％の改善を実現できた実績もあります。

**グループリーダーで磨いた工程管理等のプロジェクトマネジメントスキル**

ハードウェアのグループリーダーとして、後輩の育成・指導にとどまらず、クライアント窓口としての折衝業務、ドキュメント管理、スケジュール管理等、多くの業務を兼任してきました。

スムーズにプロジェクトを進行させるために週1回の定例ミーティングを提案し、関係者同士のコミュニケーションを円滑にしました。また、開発の進捗状況に遅れが出た時には早期にリカバリーできるよう、お互いが協力しあう体制を築き上げることもできました。

以上